PATENT ABSTRACTS OF JAPAN

(11)Publication number: 2000-078767
(43)Date of publication of application: 14.03.2000
(51)Int.Cl. H02J 7/02
G06F 1/26
G06F 1/28
(21)Application number: 10-246854 (71)Applicant: MITSUBISHI ELECTRIC
CORP

(22)Date of filing : 01.09.1998 (72)Inventor : KOMATSU MASAYUKI

(54) BATTERY CHARGING SYSTEM AND INFORMATION PROCESSOR

(57)Abstract:

PROBLEM TO BE SOLVED: To obtain a battery charging system which can curtail the power consumption of an information processor as much as possible when a system is turned off.

SOLUTION: When the microprocessor 14 of a battery 11 outputs a charging requesting signal, a connection control circuit 13 sets a switch circuit 20 to an opened state and another switch circuit 19 to a closed state. As a result, a smart selector 4 starts the charging of the battery 11 which is detected as in a connected state. When the battery 11 is fully charged and the microprocessor 14 outputs a fully-charged signal which is generated by inverting the charging requesting signal, the control circuit 13 opens the switch circuit 19 and closes the switch circuit 20. Consequently, the smart selector 4 only detects another battery 12 and starts the charging of the battery 12, because the selector 4 detects the battery 11 as in a non-connected state.

* NOTICES *

JPO and iNPIT are not responsible for any damages caused by the use of this translation.

1.This document has been translated by computer. So the translation may not reflect the original precisely.

2.**** shows the word which can not be translated.

3.In the drawings, any words are not translated.

CLAIMS

[Claim(s)]

[Claim 1]The first battery pack in which a processor which outputs a separation requirement signal was built in, The second battery pack and a battery charger which supplies electric power for charging said battery pack, A switcher which connects said battery charger to either of said battery packs which has a detecting mechanism of connection existence of said battery pack, and detected connection, Said switcher connects the first contact button and said first battery pack of said switcher which goes to detect connection of said battery pack

previously so that separation is possible, Said switcher connects the second contact button and said second battery pack of said switcher which goes to detect connection of said battery pack after said first contact button, A connection control circuit which separates said first battery pack connected to said switcher from said switcher when a separation requirement signal from a processor built in said first battery pack is detected, A battery charging system changing a charge place to said second battery pack by ****(ing) and making it not make said switcher detect said first battery pack.

[Claim 2]A battery charger which supplies electric power for charging said battery pack, and the 1st battery pack in which a processor which outputs a charging request signal and a separation requirement signal was built in, A switcher which connects said battery charger to either of said battery packs which has a detecting mechanism of connection existence of said 1st battery pack and the 2nd battery pack, and detected connection, Have a connection control circuit which connects said 1st battery pack with said switcher so that separation is possible, and connects said 2nd battery pack with said switcher so that separation is possible, and said connection control circuit, When a charging request signal which a processor built in said 1st battery pack outputted is detected, connect said 1st battery pack to said switcher, and said 2nd battery pack is separated from said switcher, When a separation requirement signal

which a processor built in said 1st battery pack outputted is detected, separate said 1st battery pack from said switcher, and said 2nd battery pack is connected to said switcher, Said switcher changes connection with a battery charger from said 1st separated battery pack to the 2nd battery pack, A battery charging system changing connection with a battery charger from said 2nd separated battery pack to the 1st battery pack.

[Claim 3]A battery charger which supplies electric power for charging a battery pack, and the 1st battery pack in which a processor which outputs a separation requirement signal was built in, A switcher which changes connection with said battery charger from said 1st battery pack to the 2nd battery pack, Have a connection control circuit which connects said switcher and said 1st battery pack so that separation is possible, and said connection control circuit, When a separation requirement signal which said processor outputted is detected, separate said 1st battery pack connected to said switcher from said switcher, and said switcher, A battery charging system having a detecting mechanism of connection existence of switcher concerned and said 1st battery pack, and changing connection between said battery charger and said battery pack based on a detection result of the detecting mechanism concerned.

[Claim 4]Are an information processor characterized by comprising the following, and said power supply control means, When a power supply of said main frame

is an ON state, supply electric power of said 2nd processor, intercept an electric power supply to said 2nd processor in an OFF state, and said switcher, An information processor changing a battery to charge from said 1st battery to said 2nd battery according to a switching signal transmitted from said 1st processor.

The 1st battery that contains the 1st processor.

The main frame which has a power supply control means which controls an electric power supply to a switcher which changes a battery to charge from the 1st battery to the 2nd battery, the 2nd processor that controls said 1st battery, and said 2nd processor.

DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Field of the Invention]This invention relates to the smart battery system which aims at reduction of the power consumption at the time of charging at the time of the battery charging system for charging the battery pack connected to the information processor, especially the power OFF of an information processor.

100021

[Description of the Prior Art]Portable information processors, such as a notebook computer, do not have it being carried out out of an administration building taking advantage of the feature of being small, and being used [little] in the outdoors, such as a train and automatic in the car. Therefore, the charged type battery is built in the common notebook computer.

In order to enable prolonged use, it has come to be able to carry out external [of the battery].

[0003]By the way, intelligent batteries, such as a Smart Batterty, are developed now. This Smart Batterty is a charged type, and carries the microprocessor.

Information and various signals, such as remaining capacity of a battery, voltage, and the date of manufacture, can be sent out to the exterior by programming.

[0004]In the conventional notebook computer which supports the smart battery system carrying two battery packs, <u>drawing 3</u> is a block diagram showing the circuitry of the smart battery system portion. The smart charger 3 which supplies the electric power for charging the smart battery packs (only henceforth a "battery") 1 and 2 to <u>drawing 3</u>. The smart selector 4 which connects the smart charger 3 and one of the batteries 1 and 2 to a change type, The host controller 5 which performs switchover control of the battery connection destination of the

smart selector 4, and another regulator circuit 6 which supplies an AC power or the electric power from the batteries 1 and 2 to the host controller 5 are shown. The portion (7, DC to DC converters 8, such as CPU) enclosed on the dashed line in drawing 3 shows the circuit part carried in the information processor which is unrelated to battery charge, the smart charger, the components 1 and 2, i.e., batteries, required in order that the smart selector 4 may charge, 3, and the host controller 5 -- it is connected with each by system management bus (SM bus (trademark)) which intel provides.

It is controlled through the interface of SM bus.

Information, including the remaining capacity etc. of the battery mentioned above, is delivered and received via SM bus. The smart selector 4 has a mechanism in which the connection existence of the batteries 1 and 2 is detected.

It operates so that the smart charger 3 may be connected to the battery which detected connection and charge may be performed.

However, although what is necessary is just to operate so that it may charge to the battery when only one battery is connected, When the two batteries 1 and 2 are connected simultaneously, it has responded to the instructions from the host controller 5, and will shift, those batteries 1 and 2 will be chosen, and it will connect with the smart charger 3. For example, when the direction built in the

notebook computer is used as the battery 1 and external one is used as the battery 2, in a smart battery system, charge will usually be performed from the built-in battery 1, and the charge to the external battery 2 will be started after battery 1 charging finish.

[0005]Next, the operation at the time of charging to the batteries 1 and 2 in this composition is explained.

[0006]First, at the time of the power turn (system one) of a notebook computer the host controller 5, It operates with the electric power supplied via DC to DC converter 8 which constitutes the power supply control means to a main part, the battery residual quantity which the batteries 1 and 2 send out is checked, and switchover control of the smart selector 4 is performed.

[0007]in the time of the power OFF (system-off) of a notebook computer on the other hand, Since the electric power from an AC power is not supplied to the main part of a notebook computer containing DC to DC converter 8 grade, the electric power from the batteries 1 and 2 is supplied to the host controller 5 from DC to DC converter 8, and charge is performed for it. That is, by control of the host controller 5, the smart selector 4 connects the battery 1 and the smart charger 3 which are first built in between the two batteries 1 and 2 connected, and supplies electric power to the battery 1. If the battery 1 becomes a full charge, it sends out the full charge signal which shows that. Smart selector 4 self

does not possess the capability to change the supply destination of electric power oneself, but changes the electric power supply point according to the control from the host controller 5. Therefore, the full charge signal from the battery 1 is sent to the host controller 5 via the smart selector 4. If the full charge signal is detected, the host controller 5 will take out instructions to the smart selector 4 so that a connection destination with the smart charger 3 may be changed. The smart selector 4 changes the connection destination of the smart charger 3 to another [which detected connection] battery 2 according to the instructions from the host controller 5. Thereby, the charge to the battery 2 connected to the smart charger 3 is started.

[0008] Thus, in the conventional smart battery system. Two or more batteries 1 and 2 are connected to the smart selector 4, the host controller 5 detected the full charge signal emitted when the battery 1 detected the full charge, and when the host controller 5 carried out switchover control of the smart selector 4, the automatic change of the charge place was performed.

100091

[Problem(s) to be Solved by the Invention]However, by carrying out the firm gas of the electric power to a host controller, and operating it for it in the former, at the time of system-off, Since switchover control of the smart selector which cannot change a connection destination itself was performed when the full

charge signal which a battery emits was detected, the electric power which charged the battery was consumed by the host controller.

[0010]For this reason, in spite of not having used the notebook computer after completion of charge for a long time, there was a case where it became insufficient [battery capacity].

[0011]Made in order that this invention may solve the above problems, the purpose is to provide the battery charging system of an information processor and an information processor which can reduce the power consumption at the time of system-off as much as possible.

[0012]

[Means for Solving the Problem]In order to attain the above purposes, a battery charging system concerning this invention, The first battery pack in which a processor which outputs a separation requirement signal was built in, The second battery pack and a battery charger which supplies electric power for charging said battery pack, A switcher which connects said battery charger to either of said battery packs which has a detecting mechanism of connection existence of said battery pack, and detected connection, Said switcher connects the first contact button and said first battery pack of said switcher which goes to detect connection of said battery pack previously so that separation is possible. Said switcher connects the second contact button and said second battery pack

of said switcher which goes to detect connection of said battery pack after said first contact button, It has a connection control circuit which separates said first battery pack connected to said switcher when a separation requirement signal from a processor built in said first battery pack was detected from said switcher, A charge place is changed to said second battery pack by making it not make said switcher detect said first battery pack.

[0013]A battery charging system concerning other inventions, A battery charger which supplies electric power for charging said battery pack, and the 1st battery pack in which a processor which outputs a charging request signal and a separation requirement signal was built in. A switcher which connects said battery charger to either of said battery packs which has a detecting mechanism of connection existence of said 1st battery pack and the 2nd battery pack, and detected connection, Have a connection control circuit which connects said 1st battery pack with said switcher so that separation is possible, and connects said 2nd battery pack with said switcher so that separation is possible, and said connection control circuit, When a charging request signal which a processor built in said 1st battery pack outputted is detected, connect said 1st battery pack to said switcher, and said 2nd battery pack is separated from said switcher, When a separation requirement signal which a processor built in said 1st battery pack outputted is detected, separate said 1st battery pack from said switcher, and said 2nd battery pack is connected to said switcher, Said switcher changes connection with a battery charger from said 1st separated battery pack to the 2nd battery pack, Connection with a battery charger is changed from said 2nd separated battery pack to the 1st battery pack.

[0014]A battery charging system concerning other inventions, A battery charger which supplies electric power for charging a battery pack, and the 1st battery pack in which a processor which outputs a separation requirement signal was built in. A switcher which changes connection with said battery charger from said 1st battery pack to the 2nd battery pack, Have a connection control circuit which connects said switcher and said 1st battery pack so that separation is possible. and said connection control circuit. When a separation requirement signal which said processor outputted is detected, separate said 1st battery pack connected to said switcher from said switcher, and said switcher, It has a detecting mechanism of connection existence of switcher concerned and said 1st battery pack, and connection between said battery charger and said battery pack is changed based on a detection result of the detecting mechanism concerned. 10015)The 1st battery with which an information processor concerning this invention contains the 1st processor, The main frame which has a power supply control means which controls an electric power supply to a switcher which changes a battery to charge from the 1st battery to the 2nd battery, the 2nd processor that controls said 1st battery, and said 2nd processor, Are preparation

and said power supply control means, When a power supply of said

main frame is an ON state, supply electric power of said 2nd processor, intercept

an electric power supply to said 2nd processor in an OFF state, and said

switcher, According to a switching signal transmitted from said 1st processor, a

battery to charge is changed from said 1st battery to said 2nd battery.

[0016]

[Embodiment of the Invention]Hereafter, the suitable embodiment of this invention is described based on a drawing.

[0017]Drawing 1 is a figure showing the rough circuitry of the whole information processor which carries the 1 embodiment of the battery charging system concerning this invention. In drawing 1, the two smart battery packs (henceforth a "battery") 11 and 12, The smart charger 3 which is a battery charger which supplies the electric power for charging the batteries 11 and 12, The smart selector 4 which is a switcher which connects the smart charger 3 to either of the batteries 11 and 12 which has a detecting mechanism of the connection existence of the batteries 11 and 12, and detected connection, The connection control circuit 13 which performs connect control of the smart selector 4 and each batteries 11 and 12 is shown. The smart charger 3 and the smart selector 4 which are used in this embodiment can use the same thing as the former. In this

embodiment, the battery 11 is regarded as built-in and the battery 12 is regarded as the external type. The portion enclosed on the dashed line in <u>drawing 1</u> shows the circuit part carried in the information processor which is not related at all to battery charge performed in this embodiment. That is, in the former, the host controller 5 which is the 2nd processor that was required for battery charge becomes unnecessary [unnecessary another regulator circuit which supplies electric power to the host controller 5 in connection with this] by this embodiment so that clearly from <u>drawing 1</u>.

[0018]Drawing 2 is a figure showing the more detailed circuitry of the charging system of the smart battery pack shown in drawing 1. The microprocessor 14 which is the 1st processor is built in the battery 11, and it is set as an interface which separates a charging request signal at the time of a full charge, and outputs a requirement signal at the time of a charging request. A separation requirement signal is equivalent to the conventional full charge signal, and reverses a charging request signal actually. Henceforth, a separation requirement signal will be called a full charge signal as usual. Although have the same function as the battery 11 and an equivalent microprocessor is built in actually, and a charging request signal will be outputted at the time of a charging request, it will output a full charge signal at the time of a full charge and the output signal will be sent to the connection control circuit 13, the battery 12,

Since it was unnecessary when describing this embodiment, it omitted from the figure for convenience. Each batteries 11 and 12 are connected with the smart charger 3 with the power buses 17 and 18 in which the switching circuits 15 and 16 are established on the way, in order to receive an electric power supply. [0019]The connection control circuit 13 has two switching circuits. One switching circuit 19 connects the contact button 4a and the battery 11 of the smart selector 4 so that separation is possible, and if the full charge signal from the battery 11 is detected, it will carry out open operation. Since a charging request signal and a full charge signal are inversion signals, when a charging request signal is detected, it closed-operates, and open operation will be carried out when a full charge signal is detected. The switching circuit 20 of another side connects the contact button 4b and the battery 12 of the smart selector 4 so that separation is possible, and if the charging request signal from the battery 11 is detected, it will carry out open operation. When a charging request signal is detected actually, open operation is carried out, and when a full charge signal is detected, it will closed-operate. That is, the switching circuit 19 and the switching circuit 20 completely carry out reverse operation. The smart selector 4 connects the smart charger 3 to the batteries 11 and 12 which detected connection, When both batteries 11 and 12 are connected, the direction detected previously is connected to the smart charger 3, and when the battery 11 and connection order

of 12 cannot be judged, connection of a battery is previously made from the direction of the contact button 4a. According to this embodiment, the battery 11 which carries out switchover control of the smart selector 4 is connected to this contact button 4a.

[0020]It has a detecting mechanism of the connection existence of the batteries 11 and 12 as the smart selector 4 mentioned above, but, By specifically making the switching circuit 19 into a closed state, it will actually detect that the battery 11 is connected and it will actually be detected by making the switching circuit 20 into a closed state that the battery 12 is connected, the smart selector 4 -- the standard above-mentioned SM buses 21, 22, and 23 for a smart battery system. -- the smart charger 3 and each batteries 11 and 12 -- it is alike, respectively and is connected. The smart selector 4 connects each SM buses 21 and 22 of the smart charger 3 and the battery 11, when the battery 11 is detected, and when not having detected, it builds in the switching circuit 24 which connects each SM buses 21 and 23 of the smart charger 3 and the battery 12. When the battery 11 is detected, it closes the switching circuit 15, and opens the switching circuit 16, the smart selector 4 accepts it battery 11, passes through it, and supplies electric power, It operates so that close the switching circuit 16 and the switching circuit 15 is opened, and it may be accepted battery 12, it may pass and electric power may be supplied, when not detecting.

[0021]It being characteristic in this embodiment is having enabled it to perform switchover control of the batteries 11 and 12 used as a charge place only by performing connect control by hardware circuitry. The connection control circuit 13 in this embodiment is equivalent to this hardware circuitry. Since the change of the charge place from the battery 11 to the battery 12 can be performed by this, without operating a host controller, the power consumption at the time of system-off is reducible. Since the electric power supply to the host controller at the time of system-off becomes unnecessary, another regulator circuit also becomes unnecessary and can promote reduction of a manufacturing cost, and the miniaturization of an information processor further.

[0022]Next, the operation in this embodiment is explained. Since the operation at the time of system one is the same as a conventional example, explanation is omitted.

[0023]If charge is started from the built-in battery 11 as usual at the time of system-off, the microprocessor 14 of the battery 11 will output a charging request signal first. The connection control circuit 13 makes the switching circuit 20 an opened state according to the outputted charging request signal. On the other hand, since the full charge signal is not outputted, the switching circuit 19 is made into a closed state. By this, the smart selector 4 will detect only connection of the battery 11, without detecting the battery 12. The smart selector

4 will supply the electric power from the smart charger 3 to the battery 11 side by closed-operating the switching circuit 15 and carrying out open operation of the switching circuit 16, if connection of the battery 11 is detected. The SM buses 21 and 22 between the smart charger 3 and the battery 11 are connected by connecting the switching circuit 24 to the battery 11 side. Thus, charge to the battery 11 is performed according to the demand from the battery 11.

[0024]If the battery 11 becomes a full charge, it will output a full charge signal. The microprocessor 14 performs fully-charged detection and the output of a full charge signal. The connection control circuit 13 carries out open operation of the switching circuit 19 according to the full charge signal from the microprocessor 14, and closed-operates the switching circuit 20. By this, the smart selector 4 will recognize it as that in which the battery 11 actually carried in an information processor without the ability to detect the battery 11 does not exist, and will detect only connection of the battery 12. If connection of the battery 12 is detected, the smart selector 4 will be changed by closed-operating the switching circuit 16 and carrying out open operation of the switching circuit 15 so that the electric power from the smart charger 3 may be supplied to the battery 12 side. The SM buses 21 and 23 between the smart charger 3 and the battery 12 are connected by connecting the switching circuit 24 to the battery 12 side. Thus, according to the instructions from the battery 11, a charge place can be shifted

to the battery 12 from the battery 11.

[0025]In [so that clearly from the above operation] this embodiment, As opposed to the smart selector 4 which cannot carry out switchover control of a charge place itself, When the battery 11 becomes a full charge, it is characterized by making it pretend that the battery 11 is not connected to the smart selector 4 by separating the battery 11 from the smart selector 4. A charge place can be made to be changed to the battery 12 only in the easy operation of separating this connection. If the smart selector 4 is used, it will only act to supply electric power to the battery which does not necessarily operate as a charge place is changed in response to the instructions from the outside, and is connected. At this embodiment, behavior of this smart selector 4 was realized by making it not make the smart selector 4 detect connection of the battery 11. [0026]Thus, since according to this embodiment switchover control of the batteries 11 and 12 can be performed even if it does not use a host controller, the power consumption at the time of system-off is substantially reducible. Each switching circuits 19 and 20 of the connection control circuit 13 can be constituted only from connecting a diode and a transistor, and their power consumption is slight compared with a host controller. 100271Although he is trying for by changing blink/lighting of an indicator, and a

foreground color to show under charge and charging finish with general-purpose

information processors, such as a notebook computer, In the smart battery system, display control of this indicator is performed using the charging request signal and full charge signal which the microprocessor 14 outputs. According to this embodiment, since it was made to realize switchover control of the charge place, using effectively the charging request signal and full charge signal, it is not necessary to add a new signal output limiting facility to the microprocessor 14.

[0028] If the charge to the battery 12 is completed, will stop the electric power supply to the battery 12 as usual, but. Then, when the electric power which the information processor was used and was charged by the battery 11 is consumed, the microprocessor 14 of the battery 11 will output a charging request signal, and the charge to the battery 11 will be started according to the operation mentioned above.

[0029]In this embodiment mentioned above, it was controlling so that the switching condition of the switching circuits 19 and 20 became exclusive. However, if the detection sequence of the battery in the smart selector 4 connects the battery 11 to the previous contact button 4a even if both batteries 11 and 12 are connected at the time of system-off, Even if it does not form the switching circuit 20, switchover control of a charge place can be performed after the charging finish of the battery 11. That is, if the switching circuit 19 is made

into the closed state at the time of the charge starting at the time of system-off, since the battery 11 is detected previously, the smart selector 4 will be connected so that charge may be started from the battery 11. If the battery 11 becomes a full charge and the microprocessor 14 outputs a full charge signal, open operation of the switching circuit 19 will be carried out like the above. Since the smart selector 4 detects only connection of the battery 12 at this time, a charge place will be shifted to the battery 12 from the battery 11. Thus, a charge place can be made to be changed by pretending at the smart selector 4 that the switching circuit 19 is made into an opened state at the time of the full charge of the battery 11, and the battery 11 is not connected.

[0030]Also in the case of three or more, it is applicable, although the case where two Smart Batterties were connected was made into the example and explained by the above-mentioned explanation. Although the Smart Batterty was made into the example as a processor built-in battery pack, this invention is applicable if there is a battery pack which has the same function as this. Although the common notebook computer which contained the battery 11, the smart charger 3, and the smart selector 4 was assumed in this embodiment, in external any [built-in and] case, it is applicable, if it is connected as mentioned above.

[0031]Although the time of a charging request is a time of battery capacity becoming empty mostly and the time of a full charge assumes that battery

capacity changed into the state of full in this embodiment as a general interpretation, It can be decided by setting out to the microprocessor of a Smart Batterty whether detect the time of what% of the battery capacity charged by full as battery capacity being insufficient, and to detect as a full charge.

[0032]Although the separation requirement signal was equivalent to the conventional full charge signal, then was made into it in this embodiment, the timing which sends out this signal can also be decided by setting out to the microprocessor of a Smart Batterty.

[0033]

[Effect of the Invention]According to this invention, a switcher and the first battery pack can be separated according to the demand from the first battery pack, and a charge place can be made to be changed to the second battery pack by making it pretend that the first battery pack is not connected to a switcher. Although switchover control of the charge place at the time of system-off was performed by always operating a host controller in the former, according to this invention, a host controller becomes unnecessary at the time of system-off. Since the electric power supply to the host controller at the time of system-off becomes unnecessary by this, the power consumption at the time of system-off is reducible.

[0034]Since the electric power supply to the host controller at the time of

system-off becomes unnecessary, another regulator circuit provided in order to supply electric power to a host controller at the time of system-off becomes unnecessary. Thereby, reduction of a manufacturing cost and the miniaturization of a portable information processor can be promoted further.

DESCRIPTION OF DRAWINGS

[Brief Description of the Drawings]

[Drawing 1]It is a figure showing the rough circuitry of the whole information processor which carries the 1 embodiment of the battery charging system concerning this invention.

[Drawing 2]It is a figure showing the circuitry of the battery charging system shown in drawing 1.

<u>Drawing 3</u>It is a figure showing the rough circuitry of the whole information processor carrying the conventional battery charging system.

[Description of Notations]

3 A smart charger and 4 [A battery and 13 / A connection control circuit and 14 / A power bus, 21 and 22, 23 SM bus.] A contact button, and 11 and 12 A microprocessor, 15, 16, 19 and 20, 24 switching circuits, and 17 and 18 A smart

selector, and 4a and 4b

(19) [[本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号 特購2000-78767 (P2000-78767A)

(43)公開日 平成12年3月14日(2000.3.14)

(51) Int CL7		織別配号	F I			テーマコート*(参考)
H02J	7/02		H02J	7/92	G	5B011
G06F	1/26		G06F	1/00	3 3 1 A	5G003
	1/28				333C	
					334H	

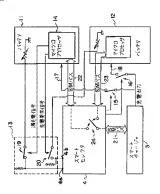
		審査辦求 有 対象項の数4 OL (全 8 頁)
(21)出願壽号	特顯平10-246854	(71)出顧人 009006013 三藩職権統式会社
(22) 出廠日	平成10年9月1日(1998.9.1)	東京都千代田区丸の内二丁目2番3号
		(72)発明者 小松 正之 東京都千代田区丸の内二丁目2番3号 三 養養療株式会社内
		(72)発明者 鬼沢 聡 東京都千代田区丸の内二丁目 2 番 3 号 三
		養職機株式会社内 (74)代理人 100075258
		升理士 吉田 新二 (外2名)
		F 夕一ム(参考) 58011 DA07 DA13 DB11 DC08 HH02 56008 AA01 BA02 DA04 DA18 EA07 CC05

(54) 【発明の名称】 バッテリ充電システム及び情報処理装置

(57) 【變約】

【深葉】 システムオフ時における情報処理装置の消費 蹴力を極力削減することのできるパッテリ充電システム。 を提供する。

「解決手部】 バッテリ11のマイクロプロセッサ14 が充電要求信号を出力すると、接続制御回路13は、ス イッチ回路20を開状態にし、スイッチ回路19を開状 態にする。これにより、スマートセレクタ4は、接続を 輸出したバッテリ11への充電を開始する。バッテリ1 1が満充電になり、マイクロプロセッサ14が充電要求 信号を反転させた議弁事信号を出力すると、接続細細回 路13は、スイッチ開路19を開動作し、スイッチ開路 20を閉動作する。これにより、スマートセレクタ4 は、バッテリ11が接続されていないように見せかけら れてパッテリ12のみを検出し、パッテリ12への充電 を開始できる。



10

【報道を設定の報道場】

【請求項1】 切離し要求億号を出力するプロセッサが 内臓された第一のパッテリバックと、

第二のパッテリバックと、

前記パッテリパックを充電するための最力を供給する充 電器と

前記パッテリパックの接続有無の輸出機構を有し、接続 を検出した前記パッテリパックのいずれか…方に前記充 電器を接続する切替器と、

前配切機器が高起バッテリントクの接続を欠に検出した いく前記切情器の第一の花候端子と前記簿一のバッテリ バックとを切構し 可能に接続し、前記切情部が高記簿一 の接続端子の他に前記パッテリバックの被統を検出した いく前記切情器の第二の程候端子と前記簿二のバッテリ バックとを接続し、前記第一のバッテリバックに内蔵さ れたプロセッサからの切離し要求信号を検出したときに 前記切情器に接続されていた前記第一のバッテリバック を前記別報告になっていた前記第一のバッテリバック を前記別報告にも対したときに

を有し、前記切發器に前記第 のパッテリパックを検出 させないようにすることで充電先を前記第二のパッテリ パックへ切り誇えることを特徴とするパッテリ充電シス テム。

【請求項2】 前配パッテリパックを充電するための電 力を供給する充電器と、

充電要求信号及び切離し要求信号を出力するプロセッサ が内蔵された第1のパッテリバックと、

前記第1のパッテリバックと第2のパッテリバックの接 総有無の検出機構を有し、接続を検出した前記パッテリ バックのいずれか…方に前記元端器を接続する切替器

前記切替器と前記第1のパッテリバックを切離し可能に 接続し、前記切替器と前記第2のパッテリバックを切ち 難し可能に接続する接続料額倒路と、

本份!..

前記接続制製細路は、前記第1のパッテリバックに内蔵 されたプロセッサが出力した充電波果保等を検出したと きに前記第1のパッテリバックを前記明着器に接続しか つ前記第2のパッテリバックを前記明着器から明り継 1 参加第1のパッテリバックと市場まれたプロセッサ

し、結影第1のパッテリパックに内蔵されたプロセッサ が出力したり離し要求信号を検出したときに抽記第1の パッテリパックを結記的情報から切り難しかつ前記第2 のパッテリパックを納記的替額に接続し、

的配切着器は、前記切り概された第1のパッテリバック から第2のパッテリバックへ作電器との接続を切り替 え、前記切り継された第2のパッテリバックから第1の パッテリバックへ元電器との接続を切り替えることを特 做とするパッテリ発電システム。

【請求領3】 バッテリバックを充電するための電力を 供給する充電器と、

切離し要求信号を出力するプロセッサが内蔵された第1 50 外部へ送出することができる。

のパッテリバックと、

前記充電器との接続を前記第1のパッテリバックから第 2のパッテリバックに切り替える切替器と、

前記物替器と前記簿1のパッテリバックとを切離し可能 に接続する接続制御四路と、

を有し、

前配接続制御胆路は、前記プロセッサが出力した切離し 要求優号を検出したときに、前配切替器に接続されてい た前記第1のパッテリバックを前記切替器から切り継

充電するパッテリを第1のパッテリから第2のパッテリ へ切り替える切替器、前記第1のパッテリを制御する第 2のプロセッサ、前記第2のプロセッサへの電力供給を 制御する電力供給制御手段を育する本体装置と、 を備えた管線処理装置であって、

前記電力供給制御手段は、前記本体装置の電源がオン状 盤のときは前記第2のプロセッサの電力を供給し、オフ 状態のときは前記第2のプロセッサへの電力件絵を遮断

前記別替器は、前記第1のプロセッサから送領された別 替督号に称じて、充織するパッテリを前記第1のパッテ りから前記第2のパッテリへ切り替えることを特敵とす る情勢が理場響。

30 【発用の評細な説明】

[0001]

【途明の属する技術分野】本葉甲は、情報処理装置に接続されたパッテリバックを充電するためのバッテリ充端 システム、特に情報処理装置の電源オフ時において充端 する際の消費能力の削減を図るスマートパッテリシステ ムに関する。

[00002]

【従来の技術】/ートパソコンなどの影響型階積級部職を 謂は、小型であるという特徴を定めして事務所外へ持ち 出され、電車や自動車内等の野小で使用されるとが少 なくない。そのため、一般的な/ートパソコンには、充 電響のパッテリが呼ばされており、要に長時間の使用を 可能とするためにパッテリが外付けできるようになって いる

[0003] ところで、現在では、スマートバッテリな どのインテリジェントなパッテリが開発されている。こ のスマートバッテリは、充電管であり、またイクロプ ロセッサを搭載しており、プログラムすることでパッテ リの残容量、電圧、製造年月日等の情報や種々の信号を の際に発出するとなるます。

【0004】図3は、2つのバッテリバックを搭載した スマートバッテリシステムをサポートする従来のノート パソコンにおいて、そのスマートバッテリシステム部分 の銅路構成を示したプロック網である。図3には、スマ ートバッテリパック(以下、単に「パッテリ」という) 1. 2毫充電するための電力を供給するスマートチャー ジャ3と、スマートチャージャ3といずれかのバッテリ 1. 2とを切替式に接続するスマートセレクタ4と、ス マートセレクタイのパッテリ接続先の切替制御を行うホ ストコントローラ5と、AC電源又はパッテリ1、2か 10 6の能力をホストコントローラ5へ供給する例レギュレ ータ回路6とが示されている。なお、図3において破線 に囲った部分:CPU等7、DC/DCコンパータ8) は、バッテリ存储には関係のない情報処理機器に搭載さ れた同路部分を示している。スマートセレクタ4は、充 ②な行うために必要な構成要素すなわちパッテリ1、 2、スマートチャージャ3及びホストコントローラ5そ れぞれとインテル社が複似するシステムマネジメントバ ス(SMパス(新機:)によって接続されており、SM パスのインタフェースを通じて制御される。前途したパ 20 ッテリの残容量等の情報は、SMパスを介して授受され る、家た、スマートセレクタ4は、パッテリ1。2の綾 総有無を検出する機構を有しており、接続を検出したパ ッテリへスマートチャージャ3を接続して充電が行われ るように動作する。但し、1つのパッテリのみが締締さ れている場合にはそのパッテリに対して発激されるよう に動作すればよいが、2つのバッテリ1、2が開時に接 綴されている場合。ホストコントローラ5からの指令に 応じていずれかのパッテリ1、2を選択してスマートチ ャージャ3へ接続することになる。例えば、ノートパソ コンに内蔵されている方をパッテリ1、外付けの方をパ ッテリ2とすると、スマートパッテリシステムでは、通 常、内蔵されたパッテリ1から充電を行い、パッテリ1 充電完了後に外付けのパッテリ2への充電を開始するこ

【0005】次に、この構成においてパッテリ1、2へ 充電する際の動作について説明する。

とになる。

【0006】まず、ノートパソコンの電源オン(システ ムオン: 縦において、ホストコントローラ5は、本体へ の電力供給網御手段を構成するDC/DCコンパータ8 40 を介して供給される電力により動作し、バッテリ1、? が送出するパッテリ残量をチェックしてスマートセレク タ4の切替制御を行う。

【0007】一方、ノートパソコンの物流オフミシステ ムオフ。時においては、DC/DCコンパータ8等を含 おノートパソコンな体にA(潜海からの潜力は供給され ないため、ネストコントローラ5には、DC/DCコン パータ8からではなくパッテリ1、2からの識力が供給 されて充電が行われる。すなわち、スマートセレクタ4 は、ホストコントローラ5の制錬により、まず、接続さ 50 端子と前記第一のパッテリバックとを切離し可能に接続

れている2つのバッテリ1、2のうち内蔵されているバ ッテリ1とスマートチャージャ3とを接続してパッテリ 1へ電力を供給する。バッテリ1は、満充電になると、 その音を示す満充電館号を送出する。スマートセレクタ 4 自身は、激力の供給先を自ら切り替える能力を延騰し ておらず、ホストコントローラうからの制能に応じて管 力供給先を切り替える。従って、パッテリ1からの満充 電信号は、スマートセレクタ4を介してホストコントロ ーラ5へ送られる。ホストコントローラ5は、その満充 電信号を検知すると、スマートチャージャ3との接続先 を切り替えるようにスマートセレクタ4へ指令を出す。 スマートセレクタイは、ホストコントローラ5からの指 令に応じて、接続を検出したもう一方のバッテリ2へス マートチャージャ3の接続先を切り替える。これによ り、スマートチャージャ3に接続されたバッテリ2への 充電が開始される。

【0008】このように、従来のスマートパッテリシス チムでは、複数のパッテリ1、2をスマートセレクタ4 に接続しておき、バッテリ1が満充電を検知したことに より発する満充電信号をホストコントローラ5が検出 し、ホストコントローラ5がスマートセレクタ4の切替 制御をすることによって充電先の自動切替えを行ってい

[0009]

【経明が経済しようとする課題】しかしながら、従来に おいては、システムオフ縣においてもホストコントロー ラに爾力を常時供給して動作させることによって、パッ テリが発する端充徽部署を輸出した器点で自ら複続先を 切り替えることのできないスマートセレクタの切替制御 を行っていたため、パッテリに充電した躍力がホストコ

【0010】このため、充電の完了後においてもノート パソコンを接続脳使用していないのにもかかわらずバッ テリ容量不足となってしまう場合があった。

ントローラにより消費されてしまっていた。

【0011】本発明は以上のような問題を解決するため になされたものであり、その目的は、システムオフ時に おける消費能力を極力削減することのできる情報処理装 脳及び情報処理技譜のパッテリ充電システムを提供する ことにある.

[0012]

【御類を解決するための手韵】以上のようた目的を達成 するために、本発明に係るバッテリ充電システムは、切 難し要求得号を出力するプロセッサが内蔵された第一の パッテリバックと、第二のパッテリバックと、簡優パッ テリバックを充電するための電力を供給する充電器と、 節部パッテリパックの接続有線の輸出機構を得し、整練 を輸出した縁紀パッテリパックのいずれか一方に敵紀在 電器を接続する切替器と、前記切替器が前距パッテリバ ックの接線を先に輸用しにいく結算研修業の第一の修練 し、範定財務部が輸出第一の接級端子の後に補助ソッテ リバックの複雑を検用しにいく前途明替器の第二の接続 端子と前途第二のパッテリハックとを接続し、前訟第一 のパッテリバックに内蔵されたプロセッサからのり難し 旋束第号を検担したとに前面明替器に接続されていた 前部第一のパッテリバックを前監明替器から切り難す接 接続師師回路とを有し、前記り錯器に前記第一のパッテリ パックを検出させないようにすることで充電板を前記第二 二のパッテリックへ切り接続をものである。

【0013】また、他の発明に係るパッテリ充電システ ムは、前記パッテリパックを充電するための電力を供給 する充電器と、充電要求信号及び切離し要求信号を出力 するプロセッサが内蔵された第1のパッテリバックと、 給影節1のパッテリバックと第2のパッテリバックの格 綾有細の柿出機様を有し、接続を検出した前部パッテリ パックのいずれか一方に補記充備器を接続する切替器 と、前紀切替器と商記第1のパッテリバックを切離し可 能に接続し、前浜明荷器と前沿第2のバッテリバックを 切り難し可能に接続する接続制御回路と、を有し、前記 接続制御田路は、前記第1のパッテリパックに内藏され 20 たプロセッサが出力した充電要素値号を検出したときに 前記第1のパッデリパックを前記切替器に接続しかつ前 記第2のバッテリバックを前記切替器から切り離し、前 記第1のバッテリバックに内蔵されたプロセッサが出力 した切離し要求個母を検出したときに前が第1のパッテ リバックを結が切替機から切り離しかつ輪影第2のパッ テリバックを前記切替器に接続し、前記切替器は、前記 切り難された第1のパッテリバックから第2のパッテリ パックへ充電器との接続を切り替え、確認切り蹴された 第2のパッテリバックから第1のパッテリバックへ充電 器との接続を切り替えるものである。

【0011】また、他の婚明に係るパッテリ実電システムは、パッテリバックを完電するための電力を供給する た電陽と、切離し要求信号を出力するプロセッサが内蔵 された第1のパッテリバックと、前記元電器との接線を 前記第1のパッテリバックと、前記元電器との接線を 前記第1のパッテリバックを、第2のパッテリバックに 切り替えるり替器と、前記り替器と前記第1のパッテリ パックとを切断し可能に接続する接続判算時間を、を育 し、前記部接時期間路は、前記プロセッサが明力により 離し要求信号を検出したときに、前記切替器に被続され でいた前記第1のパッテリバックを前記切替器から切り 難と、論記が野路は、当該切り報名と前記第1のパッテリ パックとの接続で加り他は機様を有し、当該検出機構の 検出結果に第一次。加記元電影と前記パッテリバックと の接続を助り替えるものである。

【0015】また、本発明に係る情報短難整器は、第1 のプロセッサを内蔵する第1のパッテリと、充電するパ のプリを第1のパッテリから第2のパッテリ・切り替え 多り静器、確定第1のパッテリを制建する第2のプロセ ッサ、前記第1のパッテリを制建する第2のプロセ ッサ、前記第1のパッテリを制建する第2のプロセ ッサ、前記第1のアロセッサへの電力供給を制練する電 50 電力保給を受けるため、途中にスイッチ回路15、16

力良総勢師手段を有する本体整際と 全備を大衛報迎集 装置であって、前記電力放給師手段は、前記本体決整 の溶膜がオン大爆めときは前記第2のプロセッサの電力 を供給し、オフ状態のときは前記第2のプロセッサへの 電力供給を連携し、加速切け機器は、前記簿 1のプロセッサ から路儀は41た切替付がたむて、光確するバッテリ を前記第1のパッテリから前記第2のパッテリへ切り質 えるものである。 【0916】

【発明の実施の形態】以下、鑑品に基づいて、本発明の 好適な実施の形態について説明する。

【0017】 翔1は、本発明に係るパッテリ充電システ ムの一実施の形態を搭載した情報処理接置全体の概略的 な網路構成を示した例である。図1には、2つのスマー トパッテリバック (以下、「パッテリ: という) 11. 12と、パッテリ11、12を充電するための能力を供 給する充識器であるスマートチャージャ3と、バッテリ 11、12の接続有無の検出機構を有し、接続を検出し たパッテリ11. 12のいずれか一方にスマートチャー ジャ3を接続する切替器であるスマートセレクタ4と、 スマートセレクタ4と各パッテリ11、12との接続網 御を行う接続脚御回路13とが示されている。本実施の 形態において使用するスマートチャージャ3及びスマー トセレクタ4は、従来と同じものを使用することができ る。主た、本実施の影像では、バッテリ11を内積型。 パッテリ12を外付け脂と位置づけている。なお、図1 において破線に囲った部分は、本実施の形態において行 うパッテリ充置には全く関係しない情報処理基階に搭載 された網路部分を示している。すなわち、幾1から明ら かなように、従来においてバッテリ充電に必要であった 第2のプロセッサであるホストコントローラ 5は、本実 施の形態では不要である、これに伴い、ホストコントロ …ラ5へ電力を供給する別レギュレータ回路も不要とな

が設けられているパワーパス17、18でスマートチャ ージャ3と接続されている。

【0019】接続船卸5路13は、2つのスイッチ回路 を有している。一方のスイッチ回路19は、スマートセ レクタ4の接続端子4aとバッテリ11とを切り離し回 一能に接続し、バッテリ11からの満充電信号を検出する と開動作する。充電要求信号と満充電館号とは反転信号 なので、充電要求総号が検出されたときに開動作し、満 充電信号が検出されたときに開動作することになる。他 方のスイッチ側路20は、スマートセレクタ4の接続端 10 子4 b とパッテリ12 とを切り離し可能に接続し、パッ テリ1 1からの充電要求信号を検出すると開動作する。 実際には充電要求倡号が検出されたときに開動作し、満 充潔供望が輸出されたときに関動作することになる。す なわち、スイッチ回路19とスイッチ回路20とは、金 く逆の動作をする なお、スマートセレクタ4は、接続 を検出したパッテリ11、12にスマートチャージャ3 を接続し、双方のパッテリ11、12が接続されている 場合には先に検出した方をスマートチャージャ3に接続 し、バッテリ11、12の接続の前後が判断できない場 20 一ジャ3からの鑑力をバッテリ11側に供給する。ま 合は接続端子 4 a の方から先にパッテリの接続の検出を する。本実施の形態では、スマートセレクタ4の切替制 脚をするバッテリ11をこの接続端子4aに接続する。 【0020】 スマートセレクタオは、上途したとおりバ ッテリ11.12の接続有無の輸出機構を有している が、具体的にはスイッチ回路19を開状態にすることに よってパッテリー1が接続されていることを実際に検出 し、スイッチ同路20を削状態にすることによってバッ テリ12が接続されていることを実際に検出することに なる。また、スマートセレクタ4は、スマートバッテリ システム標準の上記SMバス21、22、23によって スマートチャージャ3及び各パッテリ11、12それぞ れに接続されている。スマートセレクタ4は、パッテリ 11を検出したときにスマートチャージャ3とパッテリ 11との各SMバス21,22を接続し、検出していな いときにスマートチャージャ3とパッテリ12との各S Mパス21、23を接続するスイッチ回路24を内蔵し ている。逆に、スマートセレクタ4は、パッテリ11を 輸出したときにスイッチ回路15を選じかつスイッチ間 路16を開いてバッテリ11のみへ銀力を供給し、輸出 40 しないときにスイッチ回路16を閉じかつスイッチ回路 15を謂いてパッテリ12のみへ溜力を供給するように 動作する。

【0021】本実施の影像において特徴的なことは、ハ ードウェア的な回路構成による接続網網を行うだけで充 電先となるバッテリ11、12の切替制御を行えるよう にしたことである。本実施の形態における接続制御回路 13は、このハードウェア的な開路構成に相当する。こ れにより、パッテリ11からパッテリ12への充電先の 切替えをホストコントローラを動作させることなく行え 50 ことを特徴としている。この接続を切り離すという簡単

るので、システムオフ時における消費電力を削減するこ とができる。また、システムオプ時におけるネストコン トローラへの第万供給が不要となるので、用レギュレー 夕回路も不要となり、製造コストの削減、賃報処理装置 の小學化を塑に促進することができる。

【0022】次に、本実施の形態における動作について 説明する。なお、システムオン時における動作は、従来 例と問じなので説明を省略する。

【0023】システムオフ時において、従来通り充電が 内蔵型のバッテリ11から開始されると、まず、バッテ リ11のマイクロプロセッサ14は充電要求信号を出力 する。接続制御廻路13は、出力された充電要求倍号に 応じてスイッチ回路20を開状態にする。一方、歯充電 撰場は出力されていないので、スイッチ四路19を開訳 態にする。これにより、スマートセレクタ4は、パッテ リ12を検出せずにバッテリ11の接続のみを検出する ことになる。スマートセレクタ4は、パッテリ11の総 綾を検出すると、スイッチ回路 15を御動作させ、スイ ッチ回路16を撮動作させることによってスマートチャ た、スイッチ到路24をパッテリ11側に接続すること でスマートチャージャ3とパッチリ11との期のSMパ ス21、22を接続する。このようにして、パッテリ1 1からの要求に応じてバッテリ11への充電が行われ

【0024】パッテリ11は、満充線になると適充機像 号を出力する。満死継の極知及び満充電信号の出力は、 マイクロプロセッサーイが行う。接続網額距路13は、 マイクロプロセッサー4からの議所鑑信号に応してスイ ッチ回路19を開動作し、スイッチ回路20を開動作す る。これにより、スマートセレクタ4は、バッテリ11 を検出できずに実際には情報処理装置に搭載されたまま であるパッテリ11が存在しないものと認識してしま い、パッテリ12の接続のみを検出することになる。ス マートセレクタ4は、パッテリ12の接続を検出する と、スイッチ回路16を削動作させ、スイッチ回路15 を開動作させることによってスマートチャージャ3から の電力をバッテリ12側に供給するように切り替える。 また、スイッチ回路2.4をパッテリ1.2個に総給するこ とでスマートチャージャ3とバッテリ12との際のSM パス21、23を接続する。このようにして、パッテリ 1.1からの指令に添じて充電先をパッテリ1.1からバッ テリ12へ移行することができる。

【0025】以上の動作から明らかなように、本実施の 影響においては、充電先の塑整網御を自らすることがで きないスマートセレクタ4に対して、バッテリ11が満 充電になったときにパッテリ11をスマートセレクタ4 から切り綴すことによってスマートセレクタイにパッテ リ11が接続されていないように見せかけるようにした

な作用のみで充電先をパッテリト2へ切り替えさせるこ とができる。スマートセレクタ4にしてみれば、外部か らの指令を受けて充電生を切り替えるというように動作 するわけでなく接続されているパッテリに対して零力を 供給しようと振る舞うだけである。本実施の形態では、 このスマートセレクタ4の振る舞いを、スマートセレク タ4にパッテリ11の接続を検出させないようにするこ とで実現した。

【0026】このように、本実施の影態によれば、ホス トコントローラを用いなくてもパッテリ11, 12の切 10 **贄銅餅を行っことができるので、システムオフ時におけ** る消費電力を大概に削減することができる。接続制御回 路13の各スイッチ回路19、20は、ダイオードやト ランジスタを接続するだけで構成することができ、ホス トコントローラに比べて消費器力はわずかなものであ る.

【ロの27】また、ノートパソコン等の汎用的な情報処 理装置では、インジケータの点域/点灯、表示色を変え ることによって充電中や充電完了を示すようにしている ケータの表示制御をマイクロプロセッサ14が出力する 充電要求信号や満充電信号を用いて行っている。本実施 の形態では、その充電要求信号や調充電信号を有効に利 用して充電先の切替制御を実現するようにしたので、マ イクロプロセッサト4に新たな償料出力制御機能を追加 する必要もない。

【0028】パッテリ12への死職が完了すると、従来 と弱様にしてバッテリ12への激力供給を停止するが、 その後、情報処理装置が使用されてパッテリ11に充置 された第力が消費されると、バッテリ110マイクロブ 30 ロセッサ14は、充縦要求信号を出力することになり、 上端した動作に従ってパッテリ 11への充識が開始され ることになる。

【0029】なお、前述した本実施の形態においては、 スイッチ担路19、20の制限状態が接他的になるよう に制御していた。但し、システムオフ時に双方のパッテ リ11、12とも接続されていてもスマートセレクタ4 におけるパッテリの検出順序が先の接続端子4aにパッ テリ11を接続しておけば、スイッチ回路20を紛けな くてもバッテリ11の充徽完了後に充徽先の切替額翻を 40 行うことができる。すなわち、システムオフ時における 充電開始線にスイッチ回路19を開状態にしておくと、 スマートセレクタ4は、パッテリ11を先に検出するの で、バッテリ11から光電が開始されるように接続す る。パッテリ11が議充家になり、マイクロプロセッサ 1 4が満充電信号を出力すると、上記と関様にスイッチ 同路19は翻動作する。このとき、スマートセレクタイ は、バッテリ12の接続のみを輸出するので、充満失か パッテリ11からパッテリ12へ移行することになる。 このように、パラテリ11の調充激時にスイッチ担路1 50 成を示した間である。

9を開状態にしてパッテリ11が接続されていないよう にスマートセレクタ4に単せかけることによって充電先 を切り替えさせることができる。

【0030】なお、上記説明では、2つのスマートバッ テリが接続された場合を倒にして説明したが、3つ以上 の場合にも応用することができる。また、プロセッサ内 藏型のパッテリパックとしてスマートパッテリを際にし たが、これと詞様の機能を有するパッテリパックがあれ ば本発明を適用することができる。また、本実施の形態 では、パッテリ11、スマートチャージャ3及びスマー トセレクタ4を内蔵した一般的なノートパソコンを想定 したが、上述したように接続されていれば、内蔵、外付 けのいずれの場合にも適用可能である。

【0031】また、本家籐の影響では、一般的な難釈誦 り、充審要求時というのはパッテリ容量がほぼ空になっ たときであり、適変繁時というのはパッテリ容量がフル の状態になったことを變定しているが、フルに充電され たバッテリ容器の何%のときをバッテリ容器不足として 検出し、また満充電として検出するかは、スマートバッ が、スマートバッテリシステムにおいては、このインジ 20 テリのマイクロブロセッサへの設定によって決めること ができる。

> 【0032】また、本実施の形態では、切離し要求循号 は、従来の満充電信号に相当するとしたが、この信号を 送出するタイミングもスマートバッテリのマイクロプロ セッサへの約定によって決めることができる。

[0033]

【発明の効果】本発明によれば、第一のパッテリバック からの要求に応じて切種器と第一のパッテリバックとを 切り離し、切け際に第一のバッテリバックが接続されて いないように見せかけるようにすることによって充電先 を第二のパッテリバックに切り替えさせることができ A. 従来においてはシステムオフ酸における容像件の原 接翻御をホストコントローラを常時動作させることによ って行っていたが、本発明によれば、システムオフ時に おいてはホストコントローラが不要となる。これによ り、システムオフ時におけるホストコントローラへの電 力供給が不要となるため、システムオフ時における消費 電力を削減することができる。

【0034】また、システムオフ際におけるホストコン トローラへの鍛力保給が不要となるため、システムオフ 時にホストコントローラへ流力を供給するために設けた 別レギュレータ網路が不要となる。これにより、製造コ ストの削減及び携帯型情報処理装置の小型化をより一層 促進することができる。

【図値の簡単な説明】

【図1】 本祭師に係るバッテリ音楽システ人の一家嫁 の形態を搭載した情報処理装置全体の網路的な同以構成 を示した例である。

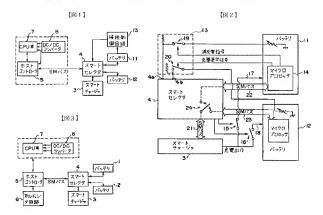
【図2】 関1に示したパッテリ充電システムの高路機

【図3】 従来のバッテリ育織システムを搭載した情報 製理基準全体の機能的な同路機成を示した例である。

3 スマートチャージャ、4 スマートセレクタ、4

[答导の説明]

a. 4b 接続端子、11、12 パッテリ、13 接 統制御回路、14 マイクロブロセッサ、15、16. 19, 20, 24 スイッチ興路、17, 18 パワー 75X. 21, 22, 23 SM/5X.



[手續補正書]

【撥出日】平成11年10月20日(1999.10. 207

【手縱補正1】

[編音句象書類名] 明顯數

【補正対象項目名】 請求項 1

[湖正方法] 參單

[網形內容]

「構成項1] 切離し要求偿号を出力するプロセッサが 内壁された第1のパッテリパックと、

第2のパッテリバックと、

前高り、マテリパックを充蓄するための電力を供給する充 衛器と、

前部パッテリパックの接続有無の検出機構を有し、接続 を検出した前記パッテリバックのいずれか一方に前記室 電場を均縁する前縁別と

論影切替點が論記パッテリバックの接続を告に輸出しに いく前記切替器の第1の接続端子と前記第1のパッテリ パックとを切離し可能に複続し、前記切替器が前記第1 の接続端子の後に輪紀パッテリパックの接続を輸出しに

いく前記切替器の第2の接続端子と前記第2のパッテリ バックとを接続し、前記第1のパッテリバックに内蔵さ れたプロセッサからの明難し要求信号を検出したときに 前記切替器に接続されていた前記第1のパッテリパック を前記切替器から切り継ず接続制御旧路と、

を有し、前記切替器に前記第1のパッテリパックを検出 させないようにすることで充電先を前記第2のパッテリ パックへ切り替えることを特徴とするパッテリ充電シス Fla.

【手總編正2】

【插子为象谢额名】明细激

【補正対象項目名】請求項2

【補正方法】 変更

【補正内容】

【請求項2】 パッテリバックを充電するための電力を 母続する存留線と

充電費求信号及び切離し要求信号を出力するプロセッサ が内臓された第1のパッテリバックと、

請慰第1のパッテリバックと第2のバッテリバックの接

綾白風の検出機構を有し、核続を検出した前記パッテリ パックのいずれか…方に前記充電器を核続する切替器

縮記切替器と前記第1のパッテリバックを明難し可能に 接続し、前記切替盤と前記第2のパッテリバックを切り 輸し可能に接続する接続制御明路と、 を有し、

語記接線對鍵回路は、前記第1のバッテリバックに内臓されたプロセッサが出力した充電要求低等を検出したときに前記第1のバッテリバックを前記切替額は接続しかの前記第2のバッテリバックを前記切替額から切り離し、前記第1のバッテリバックを向このでは大比でプロセッサが出力した切離し繋返荷号を接出したときに前記第1のバッテリバックを向記切替額から切り離しかつ前記第2のバッテリバックを前記切替額から切り離しかつ前記第2のバッテリバックを前記切替額がら切り離しかつ前記第2のバッテリバックを前記切替額がは接ば、

前記切替器は、前記切り離された第1のパッテリパック から第2のパッテリパックへ光電器との核被を切り替 え、前記切り離された第2のパッテリパックから第1の パッテリパックへ元電器との核線を切り替えることを特 徴とするパッテリ光電システム。

(手続補正3] 【種正対象等類名】明細書 【種正対象等類名】の012 【補正方法】変更 【補正方法】変更

[0012]

 し、純定切替総が南記簿」の複核像子の後に南窓バーテ リバックの接続を検出したいく純記切替総の第2の核 端子と前定期2のパッテリバックとを接続し、商記第1 のパッテリバックに内蔵されたプロセッサからの切除い 放東部写を検出したときに前記切替器に接続されてい 前記第1のパッテリバックを補記切替器から切り離す接 総制御四路とを有し、前記切替器に前記第1のパッテリ パックを検出させないようにすることで予確定を前記簿 2のパッテリンテクへ切り核えるものである。

【手続編正4】 【補正対象書類名】明細書 【補正対象項目名】0013 【補正方法】享更

【補充内容】 【0013】また、他の発明に係るパッテリ充憲システ ムは、バッテリバックを充露するための鍛力を供給する **弁徽器と、弁徽要求供料及び切離し要求供料を出力する** プロセッサが内蔵された第1のパッテリバックと、給影 第1のパッテリバックと第2のパッテリバックの接続荷 綴の検出機構を有し、接続を検出した前部パッテリパッ クのいずれか…方に前記充電器を接続する切替器と、前 設切替器と前記第1のバッテリバックを切離し可能に接 続し、前記切替器と前記第2のパッテリパックを切り離 し可能に接続する接続制御細路と、を有し、前記接続制 御網路は、輸送第1のパッテリバックに内隷されたプロ セッサが出力した発業要求総局を輸出したときに補配額 1のパッテリパックを輸記切貨器に接続しかつ前景第2 のパッチリバックを前記期特點から切り離し、前記第1 のパッテリバックに内蔵されたプロセッサが出力した切 雌し要求信号を検出したときに前語第1のパッテリパッ クを納記切替器から切り離しかつ約於第2のバッチリバ ックを前沿切替器に接続し、前記切替器は、前記切り離 された第1のパッテリバックから第2のパッテリバック へ充電器との接続を切り替え、前記切り離された第2の パッテリバックから第1のパッテリバックへを激器との 接続を切り替えるものである。